Sobre Estructuras de Dirac en Espacios Vectoriales

José Crispín Ruíz Pantaleón

Universidad de Sonora *e-mail:* jcpanta@mat.uson.mx

Resumen

Se presenta la definición de una estructura de Dirac en un espacio vectorial y algunos ejemplos de esta clase de estructura geométrica. Se motiva la definición desde el contexto de la teoría de circuitos utilizando un circuito eléctrico concreto cuyas corrientes eléctricas y voltajes están sujetas a las denominadas leyes de Kirchhoff.

1 Introducción

El propósito de este escrito es presentar la definición de una estructura de Dirac en un espacio vectorial, o estructura de Dirac lineal, y algunos ejemplos de este tipo de estructuras. Con la intención de motivar la definición formal y resaltar la naturalidad y el alcance que poseen las estructuras de Dirac en el estudio de algunos sistemas (físicos), utilizamos un circuito eléctrico concreto en el que son aplicables las leyes de Kirchhoff para construir una estructura de Dirac que, como veremos, codifica todos los posibles valores para las corrientes eléctricas y los voltajes que admite el circuito y que están sometidas a las restricciones impuestas por estas leyes [8].

En analogía con la filosofía de optar por un estudio cualitativo de los sistemas de ecuaciones diferenciales (no lineales, en general), debido a la dificultad que presenta el resolverlos, el estudio de los sistemas físicos se ha inclinado por un enfoque geométrico. Esto es, realizar esfuerzos por comprender la geometría que subyace en los modelos de tales sistemas. Esto ha dado lugar a distintas clases de estructuras geométricas, tales como las estructuras simplécticas, estructuras de Poisson o las ya mencionadas estructuras de Dirac [9]. En general, éstas se definen en variedades diferenciales, modelo del espacio de estados de un sistema, y la geometría que originan son un tipo especial de foliaciones (de las variedades), a saber, foliaciones simplécticas y pre-simplécticas [7]. Sin embargo, en este texto sólo nos centraremos en presentar las estructuras de Dirac lineales, es decir, las definidas en espacios vectoriales. Que de hecho, resultan ser una clase especial de variedades.

El concepto de estructura de Dirac fue considerado inicialmente por Courant y Weinstein [3, 4]. El objetivo original de estos autores fue encontrar una generalización común de las estructuras pre-simplécticas y Poisson. Adicionalmente, se introdujo la noción de estructura de Dirac para incluir restricciones en el estudio de sistemas en mecánica clásica. Por ejemplo, restricciones inducidas por Lagrangianos degenerados, investigación realizada por Dirac [5]

y razón del nombre de estas estructuras. Otro ejemplo, son los circuitos eléctricos en los que se involucran tanto restricciones primarias como restricciones provenientes de las leyes de Kirchhoff. Posteriormente, Dorfman [6] introdujo un análogo algebraico de la noción de estructura de Dirac que fue empleado en la construcción de un formalismo algebraico de las estructuras Hamiltonianas que permite establecer un marco adecuado para el estudio de sistemas dinámicos con espacios fase de dimensión infinita que prescinde de la naturaleza de estos espacios.

En años recientes las estructuras de Dirac han ayudado al modelado y control de sistemas físicos (abiertos) y a la descripción en formalismo Hamiltoniano de sistemas con ligaduras. En particular, a la comprensión de los llamados sistemas Hamiltonianos con puertos, que están basados en la combinación de ideas y técnicas provenientes de la teoría de sistemas Hamiltonianos y de la teoría de redes, teniendo esta última su origen en la ingeniería eléctrica [10, 11, 1, 12, 9, 2]. Enfatizamos que un punto importante en todo lo anterior es el considerar dentro del análisis del modelo de un sistema físico restricciones (relaciones) que pueden aparecer entre algunas de las variables del modelo.

2 Espacio de Corrientes y Voltajes

El objetivo de esta sección es presentar una manera de cómo la información sobre las corrientes eléctricas y los voltajes de un circuito eléctrico puede ser codificada en una estructura geométrica que denominamos espacio de corrientes y voltajes. Este espacio resulta ser un caso particular de una clase de estructuras geométricas más generales llamadas estructuras de Dirac, las cuales surgen de manera natural en el estudio de sistemas (físicos) con restricciones, es decir, sistemas en los que se presentan ciertas relaciones entre algunas variables que los modelan. Para el caso de los circuitos eléctricos, las leyes de Kirchhoff dan lugar a ciertas restricciones que involucran a las corrientes y los voltajes. Por esto, la primera parte de esta sección está dedicada a presentar un breve recordatorio de tales leyes y un ejemplo de cómo aplicarlas.

2.1 Leyes de Kirchhoff

Las denominadas leyes de Kirchhoff, aplicables al cálculo de corrientes, voltajes y resistencias de una malla eléctrica, establecen bases en la teoría de circuitos para un estudio de estos independiente de los elementos contenidos en las ramas. Esto sitúa a la teoría de grafos como una importante herramienta para el análisis (combinatorio) de los circuitos eléctricos. Bajo este contexto, un circuito se puede pensar como un grafo donde los vértices y las aristas se corresponden naturalmente con los nodos y las ramas del circuito, respectivamente. Aún más, una vez asignado un sentido positivo para la corriente eléctrica lo que se obtiene es un grafo dirigido.

Recordemos que la primera ley de Kirchhoff, o ley de corrientes eléctricas, afirma que en cualquier nodo de un circuito eléctrico la suma algebraica de las corrientes que pasan por el

J. C. RUÍZ-PANTALEÓN

nodo es nula. En otras palabras, la suma de las corrientes que "entran" a un nodo es igual a la suma de las corrientes que "salen" del mismo. En la Figura 1 se presenta un esquema de esta afirmación.



Figura 1: Primera Ley de Kirchhoff

Por su parte, la segunda ley de Kirchhoff, o ley de voltajes, establece que la suma algebraica de las caídas de voltaje a lo largo de un circuito cerrado es nula. De manera equivalente, que el voltaje (v) en una rama del circuito es igual a la diferencia de los potenciales eléctricos (u_k) en los nodos (n_k) que conecta tal rama, en este caso, definido en el sentido de la corriente eléctrica, k = 1, 2. En la Figura 2 se presenta un esquema de esta afirmación.



Figura 2: Segunda Ley de Kirchhoff

Observaciones 2.1 Aquí, se dirá que una arista dirigida como en la Figura 2 "comienza" en el vértice $n_1 y$ "termina" en el vértice n_2 .

Como ejemplo consideremos el siguiente grafo dirigido,



Figura 3: Grafo dirigido de un circuito eléctrico.

donde a cada vértice n_k se le ha asignado un potencial eléctrico u_k y a cada arista l una corriente eléctrica I_l , con k = 1, ..., 4; l = 1, ..., 5. Así, de la primera ley de Kirchhoff se obtiene el sistema de ecuaciones (lineales)

$$\begin{cases}
-I_1 - I_3 + I_5 = 0, \\
I_1 - I_2 = 0, \\
I_2 + I_3 - I_4 = 0, \\
I_4 - I_5 = 0,
\end{cases}$$
(1)

y de la segunda ley de Kirchhoff el sistema (lineal)

$$\begin{cases}
 u_2 - u_1 = v_1, \\
 u_3 - u_2 = v_2, \\
 u_3 - u_1 = v_3, \\
 u_4 - u_3 = v_4, \\
 u_1 - u_4 = v_5,
\end{cases}$$
(2)

donde cada v_l denota el voltaje asignado a la arista l.

Formulación Matricial. A continuación, se presenta una manera de expresar las leyes de Kirchhoff en términos de las llamadas matrices de incidencia, asociadas a grafos dirigidos, las cuales permiten capturar la estructura combinatoria de los circuitos eléctricos.

Si bien los sistemas de ecuaciones lineales (1) y (2) admiten una representación matricial inmediata, en este apartado se ha optado por presentar tal representación desde el punto de vista de la teoría de gráficas con la intención de ilustrar (de manera elemental) cómo esta teoría puede servir como herramienta para el estudio de ciertos sistemas. Concretamente, los sistemas de ecuaciones (1) y (2) se pueden expresar, respectivamente, por

$$AI = 0 \qquad y \qquad A^{\dagger}u = v, \tag{3}$$

donde se han definido $I := (I_1, \ldots, I_5)^{\top}$ el vector de corrientes, $u := (u_1, \ldots, u_4)^{\top}$ el (co)vector de potenciales, $v := (v_1, \ldots, v_5)^{\top}$ el (co)vector de voltajes y la matriz $A = (a_{kl})_{4 \times 5}$ por

$$a_{kl} := \begin{cases} -1 & \text{si la arista dirigida } l \text{ "comienza" en el vértice } k, \\ 1 & \text{si la arista dirigida } l \text{ "termina" en el vértice } k, \\ 0 & \text{en otro caso.} \end{cases}$$
(4)

Por definición, en este caso se tiene que

$$A = \begin{pmatrix} -1 & 0 & -1 & 0 & 1\\ 1 & -1 & 0 & 0 & 0\\ 0 & 1 & 1 & -1 & 0\\ 0 & 0 & 0 & 1 & -1 \end{pmatrix}$$

Observaciones 2.2 En teoría de grafos a la matriz A definida en (4) se le llama matriz de incidencia del (correspondiente) grafo dirigido. En este caso, no es difícil verificar que rank A = 3. En general, para grafos conexos, el rango de una matriz de incidencia es igual a #renglones -1.

Así, en términos de la matriz de incidencia A asociada al grafo dirigido (circuito eléctrico) de la Figura 3, las leyes de Kirchhoff se pueden reformular de manera equivalente por

$$1^{\text{ra}} \text{ ley de Kirchhoff} \iff I \in \ker A, \tag{5}$$

$$2^{\mathrm{da}}$$
 ley de Kirchhoff $\iff v \in \mathrm{Im} A^{\top}.$ (6)

2.2 Espacio de Corrientes y Voltajes

En este apartado se presenta la definición de lo que denominamos espacio de corrientes y voltajes asociado a un circuito eléctrico, algunas de sus propiedades y finalmente una caracterización geométrica de este. Cabe mencionar que tal espacio captura todos los posibles valores para las corrientes eléctricas y los voltajes que admite un circuito eléctrico en los que son válidas las leyes de Kirchhoff. Entre las ventajas de la caracterización geométrica que se presenta del espacio de corrientes y voltajes se encuentra el poder deducir de manera sencilla importantes teoremas de la teoría de circuitos tales como el Teorema de Tellegen.

Primero, recordemos que, en general, cada matriz real induce de manera canónica una transformación lineal dada por multiplicación a la izquierda. Sea

$$T_A: \mathbb{R}^5 \longrightarrow \mathbb{R}^4, \qquad x \longmapsto Ax,$$

la transformación lineal inducida por la matriz de incidencia ${\cal A}$ asociada al grafo de la Figura 3 y sea

$$T_A^*: \mathbb{R}^{4^*} \longrightarrow \mathbb{R}^{5^*},$$

la transformación dual de T_A , donde \mathbb{R}^{s*} denota el espacio dual de \mathbb{R}^s , s = 4, 5. Como es conocido se cumple que $T_A^* = T_{A^{\top}}$.

Bajo estos términos, se sigue de manera inmediata de (5) y (6) que el conjunto de todas las (posibles) corrientes y voltajes permitidas por las leyes de Kirchhoff para el grafo de la Figura 3 es descrito por el conjunto

$$D^{A} := \{ (I, v) \in \mathbb{R}^{5} \times \mathbb{R}^{5^{*}} | I \in \ker T_{A}, v \in \operatorname{Im} T_{A}^{*} \} \subset \mathbb{R}^{5} \times \mathbb{R}^{5^{*}},$$
(7)

el cual resulta ser un subespacio vectorial de $\mathbb{R}^5 \times \mathbb{R}^{5^*}$ con las operaciones (inducidas) de suma y multiplicación por escalar usuales. Por su relevancia, a este subespacio lo denominaremos *espacio de corrientes y voltajes* asociado al grafo de la Figura 3.

Notemos que

$$D^{A} = \ker T_{A} \times \left(\ker T_{A}\right)^{\circ},\tag{8}$$

donde $(\ker T_A)^\circ = \{\alpha \in \mathbb{R}^{5^*} | \alpha(x) = 0, \forall x \in \ker T_A\}$ denota el subespacio anulador del kernel de T_A . En particular, se tiene que

$$\dim D^A = 5 = \dim \mathbb{R}^5. \tag{9}$$

En efecto, tomando en cuenta que $(\ker T_A)^\circ = \operatorname{Im} T_A^*$, por la definición de D^A en (7), se tiene que $D^A = \ker T_A \times \operatorname{Im} T_A^* = \ker T_A \times (\ker T_A)^\circ$. En otras palabras, la igualdad en (8) dice que todos los posibles valores para las corrientes y los voltajes en las aristas del grafo de la Figura 3 quedan codificados en subespacios vectoriales ortogonales (respecto al producto interno usual en \mathbb{R}^5).

Una consecuencia inmediata de lo anterior es el conocido Teorema de Tellegen, el cual se reformula en este caso diciendo que

$$v^{\top}I = 0, \tag{10}$$

para todo $(I, v) \in D^A$. Este teorema, recordemos, expresa que la energía en el circuito no se crea ni se destruye por el hecho de conectar los nodos a través de las ramas del mismo, sin contradecir el que las ramas puedan contener resistencias o fuentes.

Observaciones 2.3 Como en (7) y (10), en esta sección se identificará $\mathbb{R}^{5^*} \simeq \mathbb{R}^5$ según convenga.

Geometría de D^A . En este apartado se muestra que las propiedades (9) y (10) permiten dar una caracterización geométrica del espacio de corrientes y voltajes definido en (7), propósito central de la presente sección. Primero, recordemos que dada una forma bilineal simétrica $B : E \times E \to \mathbb{R}$ en un espacio vectorial real E, se define el complemento ortogonal de un subespacio $W \subseteq E$ respecto a B por

$$W^{\perp} := \{ e \in E \,|\, B(e, w) = 0, \,\forall \, w \in W \}.$$
(11)

Proposición 2.1 El subespacio de corrientes y voltajes D^A definido en (7) satisface que

$$\left(D^A\right)^{\perp} = D^A,$$

respecto a la forma bilineal (simétrica) $\langle\!\!\langle,\rangle\!\!\rangle$ en $\mathbb{R}^5 \times \mathbb{R}^{5^*}$ definida por $\langle\!\!\langle (x,\alpha), (y,\beta) \rangle\!\!\rangle := \alpha^\top y + \beta^\top x.$

PRUEBA. Primero, sea $(I, v) \in D^A$. Luego, para cualquier $(\tilde{I}, \tilde{v}) \in D^A$, se sigue de (10) que $\langle\!\langle (I, v), (\tilde{I}, \tilde{v}) \rangle\!\rangle = v^\top \tilde{I} + \tilde{v}^\top I = 0$. Lo que prueba que $D^A \subseteq (D^A)^\perp$. La igualdad en esta contención se sigue de (9).

Si bien el Teorema de Tellegen ya advierte propiedades de ortogonalidad para los elementos del subespacio D^A , la proposición precedente caracteriza a este subespacio mediante esta propiedad respecto a una forma bilineal inducida por el producto interno usual en \mathbb{R}^5 . Permitiendo lo anterior un estudio geométrico de los circuitos eléctricos en los que valen las leyes de Kirchhoff.

Observaciones 2.4 Claramente el número de vértices y aristas no juega un papel vital en la definición del subespacio D^A en (7) ni en la derivación de sus propiedades. Sin embargo, se ha decidido trabajar a lo largo de esta sección con la configuración de la Figura 3 con el propósito de ilustrar lo mejor posible las construcciones realizadas. La generalización a un número arbitrario de vértices y aristas es análoga.

3 Estructuras de Dirac en Espacios Vectoriales

En la sección precedente se mostró cómo en el estudio topológico de los circuitos eléctricos, en los que valen las leyes de Kirchhoff, surge de manera natural un tipo especial de estructura geométrica caracterizada por una condición de ortogonalidad (Proposición 2.1), la cual codifica las restricciones en corrientes eléctricas y voltajes impuestas por las leyes de Kirchhoff. Esta situación no es única, estructuras geométricas análogas surgen también en el estudio de diversos sistemas físicos que presentan ciertas restricciones entre las variables que los modelan. Por ejemplo, sistemas mecánicos con restricciones holonómicas. Lo anterior sugiere encontrar un marco adecuado que formalice esta clase de estructuras geométricas. Esto da lugar a las llamadas estructuras de Dirac en espacios vectoriales cuya definición es el punto central de esta sección.

$$\langle\!\!\langle,\rangle\!\!\rangle : (V \times V^*) \times (V \times V^*) \longrightarrow \mathbb{R}, \qquad \langle\!\!\langle (x,\alpha), (y,\beta) \rangle\!\!\rangle := \langle \alpha, y \rangle + \langle \beta, x \rangle, \tag{12}$$

inducida por el pairing natural $\langle \eta, z \rangle := \eta(z)$ entre vectores $z \in V$ y funcionales lineales $\eta \in V^*$. Notemos la similitud entre esta forma bilineal y la definida en la Proposición 2.1.

Es sencillo verificar que la forma bilineal (12) es no-degenerada pero, en general, no es positiva ni negativa definida. En efecto, si (x, α) es tal que $\langle\!\langle (x, \alpha), (y, \beta) \rangle\!\rangle = 0$, para todo $(y, \beta) \in V \times V^*$; se sigue, en particular, que $\langle\!\langle (x, \alpha), (y, 0) \rangle\!\rangle = \langle \alpha, y \rangle = 0$, para todo $y \in V$. Esto implica que $\alpha = 0$. Análogamente, se muestra que debe ser x = 0. En conclusión, es $(x, \alpha) = 0$. Lo que prueba la no degeneración de la forma bilineal (12). Ahora, dado que $\langle\!\langle (x, \alpha), (x, \alpha) \rangle\!\rangle = 2\langle \alpha, x \rangle$ admite cualquier signo, la forma bilineal (12) no es positiva ni negativa definida, en general.

Definición 3.1 Una estructura de Dirac en V es un subespacio $D \subset V \times V^*$ tal que

 $D^{\perp} = D,$

donde D^{\perp} denota el complemento ortogonal de D respecto a la forma bilineal (12).

Notemos que bajo esta definición, por la Proposición 2.1, el espacio de corrientes y voltajes D^A en (7) es una estructura de Dirac en \mathbb{R}^5 . Aún más, resulta un caso particular de una clase especial de estructuras de Dirac las cuales se presentan en el siguiente ejemplo.

Ejemplo 3.2 Sea V un espacio vectorial finito dimensional y sea $W \subseteq V$ un subespacio vectorial de V. Entonces,

$$D := W \times W^{\circ} \tag{13}$$

es una estructura de Dirac en V, donde $W^{\circ} \subseteq V^{*}$ denota el (sub)espacio anulador de W. En efecto, por definición, es claro que $D \subseteq D^{\perp}$. Ahora, dado $(x, \alpha) \in D^{\perp}$, se tiene que $\langle\!\langle (x, \alpha), (w, 0) \rangle\!\rangle = \langle \alpha, w \rangle = 0$, para todo $w \in W$. En consecuencia, $\alpha \in W^{\circ}$. Análogamente, se tiene que $\langle\!\langle (x, \alpha), (0, \omega) \rangle\!\rangle = \langle \omega, x \rangle = 0$, para todo $\omega \in W^{\circ}$. Lo que implica que $x \in (W^{\circ})^{\circ} = W$. Por lo tanto, $(x, \alpha) \in D$. Lo que prueba que $D^{\perp} \subseteq D$. Mostrando así que se tiene la igualdad $D^{\perp} = D$.

Notemos que de (13) se sigue, en particular, que $V \times \{0\}$ y $\{0\} \times V^*$ son (siempre) estructuras de Dirac en V.

Una consecuencia inmediata de la definición (13) es que

$$\langle \alpha, x \rangle = 0, \tag{14}$$

para todo $(x, \alpha) \in D$. En efecto, de (13) se sigue que $\langle\!\langle (x, \alpha), (x, \alpha) \rangle\!\rangle = 2\langle \alpha, x \rangle = 0$. En el contexto de circuitos eléctricos esta propiedad no es más que el Teorema de Tellegen (10). Aún más, por la no degeneración de la forma bilineal (12), se sigue también que

$$\dim D = \dim V,\tag{15}$$

tal como sucede en (9). Esto se deduce de la fórmula dim $D + \dim D^{\perp} = \dim V \times V^* = 2 \dim V$. A continuación, se probará que las propiedades (14) y (15) caracterizan completamente a toda estructura de Dirac.

Proposición 3.3 Sean V un espacio vectorial finito dimensional y $D \subset V \times V^*$ un subespacio vectorial. Las siguientes afirmaciones son equivalentes:

- 1. D es una estructura de Dirac en V.
- 2. dim $D = \dim V$ y $\langle \alpha, x \rangle = 0$, para todo $(x, \alpha) \in D$.

PRUEBA. Es claro de (14) y (15) que el punto 1 implica 2. Ahora, supongamos válido el punto 2 y sean $(x, \alpha), (y, \beta) \in D$ arbitrarios. Notemos que $(x + y, \alpha + \beta) \in D$, por ser D un subespacio vectorial. Luego, $\langle\!\langle (x, \alpha), (y, \beta) \rangle\!\rangle = \langle \alpha, y \rangle + \langle \beta, x \rangle = \langle \alpha + \beta, x + y \rangle = 0$. Esto implica que $D \subseteq D^{\perp}$. Finalmente, la igualdad $D = D^{\perp}$ se sigue de la hipótesis dim $D = \dim V$. Probando así el punto 1.

Utilizando esta proposición resulta evidente que el subespacio en (13) es una estructura de Dirac. A continuación, utilizando la Proposición 3.3 se presentan algunos ejemplos adicionales de estructuras de Dirac.

Ejemplo 3.4 Consideremos el subespacio vectorial $D \subset \mathbb{R}^2 \times \mathbb{R}^{2^*}$ dado por

$$D := \left\{ \left((a, b)^{\top}, (b, -a) \right) \middle| (a, b)^{\top} \in \mathbb{R}^{2}, (b, -a) \in \mathbb{R}^{2^{*}} \right\}$$
$$\simeq \operatorname{span} \left\{ (1, 0, 0, -1)^{\top}, (0, 1, 1, 0)^{\top} \right\}.$$

Notemos que dim $D = 2 = \dim \mathbb{R}^2$ y $(b, -a)(a, b)^\top = 0$, para todo $((a, b)^\top, (b, -a)) \in D$. Así, por la Proposición 3.3, es D una estructura de Dirac en \mathbb{R}^2 . **Ejemplo 3.5** Sea $T: V \to V^*$ un morfismo antisimétrico, esto es, tal que $T^* = -T$. Consideremos el subespacio $D^T \subset V \times V^*$ dado por la gráfica

$$D^T := \left\{ \left(x, Tx \right) \, \middle| \, x \in V \right\}.$$

Notemos que dim $D^T = \dim V \ y \ \langle Tx, x \rangle = \langle T^*x, x \rangle = -\langle Tx, x \rangle$, lo que implica que $\langle Tx, x \rangle = 0$, para cualesquier $(x, Tx) \in D^T$. Así, por la Proposición 3.3, es D^T una estructura de Dirac en V.

Ejemplo 3.6 Sea $T: V \to V^*$ un morfismo antisimétrico. Dada una estructura de Dirac D en V, sea

$$\overline{D} := \left\{ \left(x, \alpha + Tx \right) \, \middle| \, (x, \alpha) \in D \right\}.$$

Notemos que dim \overline{D} = dim V y $\langle \alpha + Tx, x \rangle = \langle \alpha, x \rangle + \langle Tx, x \rangle = 0$, para cualesquier $(x, \alpha + Tx) \in \overline{D}$. Así, por la Proposición 3.3, es \overline{D} una estructura de Dirac en V.

Ejemplo 3.7 Sea *E* un espacio vectorial real finito dimensional y consideremos $V = E \times E^*$. Dado un subespacio vectorial $W \subset E$ definamos

$$D := \left\{ \left((x, \alpha), (-\beta, x) \right) \mid x \in W, \, \alpha - \beta \in W^{\circ} \right\} \subset V \times V^{*}.$$

Notemos que dim $D = \dim V$ y $\langle (-\beta, x), (x, \alpha) \rangle = \langle \alpha - \beta, x \rangle = 0$, para cualesquier $((x, \alpha), (-\beta, x)) \in D$. Así, por la Proposición 3.3, es D una estructura de Dirac en V.

El siguiente ejemplo muestra una manera de inducir estructuras de Dirac en subespacios vectoriales de un espacio vectorial. La verificación del siguiente ejemplo se puede encontrar en [4].

Ejemplo 3.8 Dada una estructura de Dirac D en V y un subespacio vectorial $W \subseteq V$, se puede inducir una estructura de Dirac D_W en W la cual resulta isomorfa al cociente

$$D_W \simeq \frac{D \cap (W \oplus V^\circ)}{D \cap (\{0\} \oplus W^\circ)}$$

Concluimos esta sección mencionando que es posible dar una definición de una estructura de Dirac en una variedad diferencial (real) M. En esta definición, además de la condición de ortogonalidad (13), se pide una condición de compatibilidad con la estructura diferencial

en M (condición de integrabilidad). En este contexto, la geometría subyacente es la de una foliación presimpléctica de M. Esto generaliza las nociones de estructura simpléctica y estructura de Poisson, que son fundamentales en mecánica clásica, por ejemplo, y permite realizar un análisis de diversos sistemas físicos involucrando ciertas restricciones que los sistemas pueden presentar. Lo anteriormente expuesto por supuesto que invita a profundizar en el estudio de las estructuras de Dirac y sus posibles generalizaciones.

Agradecimientos. Un profundo agradecimiento al grupo de Geometría Diferencial y Sistemas Dinámicos de la Universidad de Sonora.

Referencias

- A. M. Bloch, P. S. Krishnaprasad, J. E. Marsden and R. Murray, Nonholonomic mechanical systems with symmetry, IFAC-PapersOnLine, 136, 21-99 (1996)
- [2] A. M. Bloch, Nonholonomic Mechanics and Control, 484, Springer-Verlag, New York (2003)
- [3] T. Courant and A. Weinstein, Beyond Poisson structures, Action hamiltoniennes de groupes. Troisième théorème de Lie, 27, 39-49 (1986)
- [4] T. Courant, Dirac manifolds, Trans. Amer. Math. Soc., 319, 631-661 (1990)
- [5] P. Dirac, Generalized Hamiltonian dynamics, Canadian J. Math., 2, 129-148 (1950)
- [6] I. Dorfman, Dirac structures of integrable evolution equations, Physics Letters A., 125, 240-246 (1987)
- [7] J. P. Dufour and N. T. Zung, Poisson Structures and their Normal Forms, 321, Birkhuser Basel (2005)
- [8] D. Jeltsema and A. J. van der Schaft, Complexification of Dirac Structures and Generalised Kirchhoff Operators, IFAC-PapersOnLine, 48 – 13, 075-080 (2015)
- [9] J. E. Marsden and T. S Ratiu, Introduction to Mechanics and Symmetry, 586, Springer-Verlag, New York (1999)
- [10] A. J. van der Schaft and B. M. Maschke, On the Hamiltonian formulation of nonholonomic mechanical systems, Rep. on Math. Phys., 34, 225-233 (1994)
- [11] A. J. van der Schaft and B. M. Maschke, The Hamiltonian formulation of energy conserving physical systems with external ports, Archiv für Elektronik und Ubertragungstechnik, 49, 362-371 (1995)
- [12] A. J. van der Schaft, Implicit Hamiltonian systems with symmetry, Rep. Math. Phys., 41, 203-221 (1998)